

2008 Septiembre Reserva

4.- En una arquitectura con bus, ¿cuál de las siguientes afirmaciones es cierta?:

- A) Uno de sus mayores inconvenientes es el impedimento para realizar transferencias directas a memoria desde un dispositivo de E/S.
- B) Permite que sus dispositivos puedan transmitir simultáneamente sus datos.
- C) Las transmisiones a través del bus siempre son síncronas.
- D) Tiene la ventaja de poder ampliar el sistema fácilmente.

La ventaja que presenta es la de poder ampliar el sistema fácilmente. ⇒ D

2008 Septiembre Reserva

7.- Al finalizar la fase de búsqueda del ciclo de ejecución de una instrucción, el registro PC (Contador de Programa) contiene:

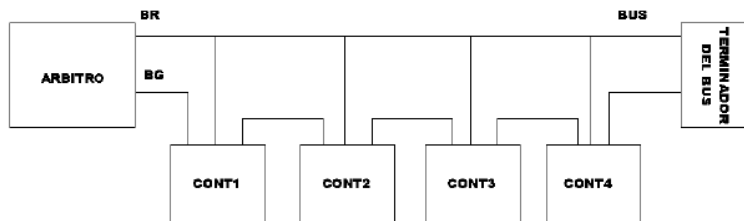
- A) La dirección de instrucción que se está ejecutando.
- B) El código máquina de la instrucción que se está ejecutando.
- C) El código máquina de la siguiente instrucción que se ejecutará.
- D) Ninguna de las anteriores.

El PC contiene la dirección de la próxima instrucción a ejecutar. ⇒ D

2008 2ª Semana

4.- En el sistema de la figura, BR representa la línea de petición de bus y BG la de autorización. En un momento dado, mientras CONT3 está haciendo uso del bus, CONT4 activa su línea de petición, y a continuación lo hace CONT2 y por último CONT1. Cuando CONT3 deje de utilizar el bus, ¿cuál será el próximo dispositivo que asumirá el control del bus?

- A) CONT1
- B) CONT2
- C) CONT4
- D) Ninguna de las anteriores.



4) BR = petición de bus
BG = autorización

Instante ⇒ CONT3 usa bus y $\left. \begin{array}{l} \text{CONT 4 (1º)} \\ \text{CONT 2 (2º)} \\ \text{CON 1 (3º)} \end{array} \right\}$

cuando termine CONT3 usará el bus CONT1 pq está más próximo al árbitro ⇒ A