

Exámenes estructura básica de un computador (Gestión)

Sep 2002 - B6

Es falso que el secuenciador envíe por el bus de direcciones la posición de memoria de la siguiente instrucción; de eso se encarga el CP $\Rightarrow c$

Sep 2002 - B7

La fase de búsqueda es un conjunto de operaciones elementales para traer una instrucción desde la posición de memoria en que se encuentra hasta el registro de instrucciones de la unidad de control $\Rightarrow d$

Feb 2002 - 2º S - B5

El número que identifica biunívocamente una palabra o registro individual de la memoria, se denomina dirección de memoria $\Rightarrow d$

La "a" no es porque el tiempo que transcurre entre que se introduce la dirección de la información a leer y el instante en que está disponible a la salida es el "tiempo de ciclo de lectura".

Feb 2002 - 1^{er}S - C1

Es falso que la transferencia de datos entre la computadora y los disp. E/S pueda manejarse con las líneas del bus de chl, paralizando la CPU \Rightarrow C

Sep 2001 - B1

La señal de carga de registros es de pulso (flanco) \Rightarrow C

Feb. 2001 - 1^{er}S - B3

Es falso que el operador paralelo es un operador de dígito, de tipo secuencial \Rightarrow a

Feb 2001 - 1^{er}S - B7

Un flag es un bit o conjunto de bits que se ponen a cero o a uno dependiendo del resultado de una operación

d

Sep 2000 - C6

El mapa de memoria de un computador especifica como se distribuye el espacio de memoria entre posiciones de memoria para el procesador y para los puertos E/S

d

Sep 2000 - C B

La velocidad de un computador es el n° instrucciones u "operaciones en coma flotante" que se pueden ejecutar por segundos \Rightarrow d

Feb 2000 - 2º S - D 5

En la estructura de bus dedicado se distingue entre la memoria y los dispositivos de E/S \Rightarrow d

Feb 2000 - 1º S - D 5

La unidad de E/S contiene un controlador que gestiona directamente un periférico conectado a la CPU a través de la unidad de E/S

Septiembre 2003 - R.10

Las señales de nivel "NO" se utilizarán para: cargar un registro con la información presente en las entradas del mismo. \Rightarrow **d**

Pg 260 del libro

Septiembre 2003 - D.4

La mem. interna de un computador se puede considerar desde un punto de vista funcional compuesta por un conjunto de registros de la misma longitud, no es correcto que:

El n° de registros individuales que componen la memoria define su tamaño de palabras \Rightarrow **b** Pg 237 del libro

Febrero 2003 - D.3

La fase de ejecución de una instrucción está constituida por un conjunto de operaciones elementales específicas de la instrucción en curso \Rightarrow **b** Pg 262 del libro