

2007-15-G-S-A6

¿qué circuito no es secuencial síncrono?

Biestable J  $\Rightarrow$  Pq no existe  $\Rightarrow$  b

2007-Sep-Res-G-S-7

Es falso que:

El biestable T se caracteriza por tener una entrada de datos T asíncrona y una entrada de reloj  $\Rightarrow$  d